Національний Технічний Університет України «Київський Політехнічний Інститут»

Факультет Інформатики та Обчислювальної Техніки

Кафедра Обчислювальної Техніки

## КУРСОВА РОБОТА

по предмету "**Архітектура комп'ютера**"

**Виконала:** Стешин Людмила Василівна

Факультет ІОТ

Група ІО-62,

Залікова книжка № 6218

Допущена до захисту\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Номер технічного завдання - 1 1000 0100 1010

*\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_*

*(підпис керівника)*

Київ 2009

**ОПИС АЛЬБОМУ**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| ***№ рядка*** | ***Формат*** | ***Позначення*** | ***Назва*** | ***Кількість*** | ***№ экземпляра*** | ***Відмітки*** |
| *1* |  |  |  |  |  |  |
| *2* |  |  | *Документація загальна* |  |  |  |
| *3* |  |  |  |  |  |  |
| *4* |  |  | *Розроблена з початку* |  |  |  |
| *5* |  |  |  |  |  |  |
| *6* | *А4* | *ІАЛЦ.463626.002 ТЗ* | *Технічне завдання* | *3* |  |  |
| *7* | *А4* | *ІАЛЦ.463626.003 П3* | *Пояснювальна записка* | *77* |  |  |
| *8* | *А2* | *ІАЛЦ.463626.004 Е2* | *Мікропроцесорна система* | *1* |  |  |
| *9* |  |  | *Схема структурна* |  |  |  |
| *10* | *А3* | *ІАЛЦ.463626.005 Е2* | *Інтерфейс зовнішнього пристрою* | *1* |  |  |
| *11* |  |  | *пристрої* |  |  |  |
| *12* |  |  | *схема функціональна* |  |  |  |
| *13* |  |  | *електрична* |  |  |  |
| *14* | *А2* | *ИАЛЦ.463626.006 Е2* | *КПП, КПДП* | *1* |  |  |
| *15* |  |  | *Схема принципіальна* |  |  |  |
| *16* |  |  | *електрична* |  |  |  |
| *17* |  |  |  |  |  |  |
| *18* |  |  |  |  |  |  |
|  |  |  |  |  |  |  |

*Зм*.

*Лист*

*№ докум.*

*Підпис*

*Дата*

*Стор*.

*3*

###### *ІАЛЦ.467449.003.Е1*

*Розроб*.

*Стешин Л.В.*

*Перевір*.

*Ткаченко В.В.*

*Реценз*.

*Н. Контр.*

*Затверд*..

*Ткаченко В.В.*

*Стор*.

*Сторінок*

*3*

*НТУУ “КПІ” ФІОТ*